

⑫ 公開実用新案公報(U)

昭62-147035

⑬ Int. Cl.

G 06 F 3/08

識別記号

庁内整理番号

6711-5B

⑭ 公開 昭和62年(1987)9月17日

審査請求 未請求 (全3頁)

⑮ 考案の名称 半導体外部記憶装置

⑯ 実 願 昭61-33100

⑰ 出 願 昭61(1986)3月6日

⑱ 考 案 者 山 本 良 彦 東京都大田区雪谷大塚町1番7号 アルプス電気株式会社
内

⑲ 出 願 人 アルプス電気株式会社 東京都大田区雪谷大塚町1番7号

⑳ 実用新案登録請求の範囲

(1) ハードディスク拡張用コネクタを介してハードディスクインタフェース回路に接続される半導体外部記憶装置本体と、

上記ハードディスクインタフェース回路から出力されるステップおよびヘッドセレクト信号を半導体メモリのアドレス信号に変換するアドレス変換手段と、

上記ハードディスクインタフェース回路から出力されるライトデータを上記半導体メモリへのライトデータに変換するライトデータ変換手段と、

上記半導体メモリから読み出されるリードデータを上記ハードディスクインタフェース回路へのリードデータに変換するリードデータ変換手段と、

を備えることを特徴とする半導体外部記憶装置。

(2) 上記半導体メモリが、半導体メモリカセットに搭載され上記半導体外部記憶装置本体に対して着脱自在に装着されるようになっていていることを特徴とする実用新案登録請求の範囲第1項記載の半導体外部記憶装置。

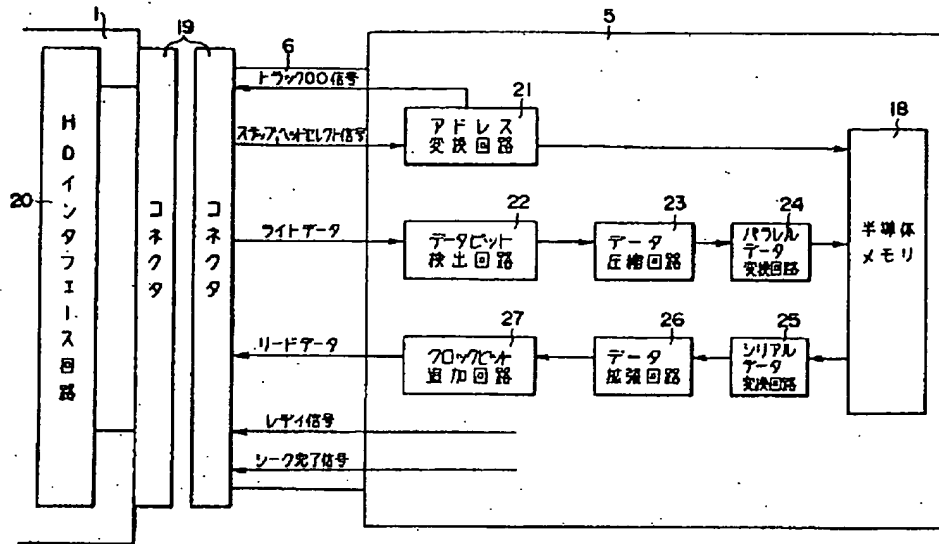
㉑ 図面の簡単な説明

第1図は、本考案の一実施例に係る半導体外部

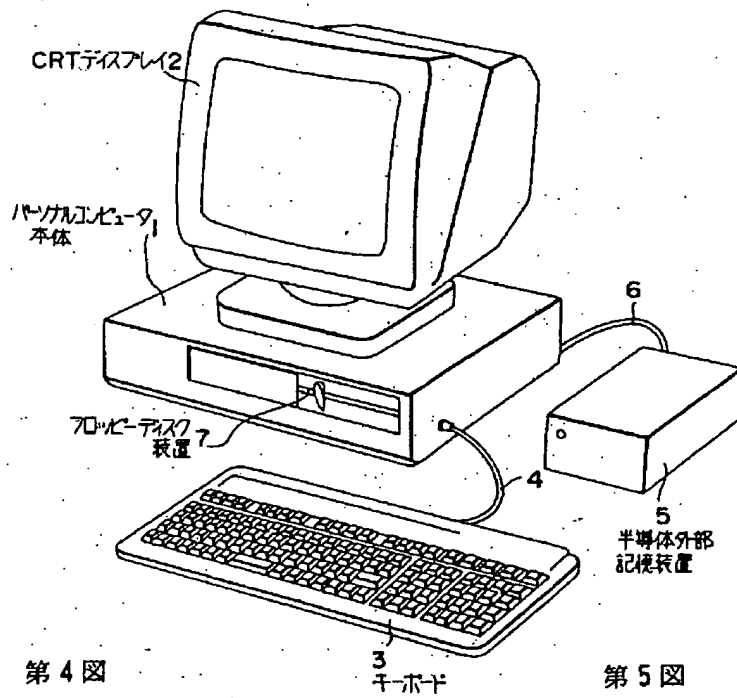
記憶装置の回路構成を示すブロック図、第2図は、第1図に示した半導体外部記憶装置を備えるパーソナルコンピュータの外観斜視図、第3図は、第1図に示した半導体外部記憶装置の水平断面図、第4図は、第3図に示した半導体外部記憶装置の縦断面図、第5図は、第3図に示した半導体外部記憶装置の横断面図、第6図は、本考案の他の実施例に係る半導体外部記憶装置の外観斜視図である。

図において、1…パーソナルコンピュータ本体、2…CRTディスプレイ、3…キーボード、4, 6…ケーブル、5, 5A…半導体外部記憶装置、7…フロッピーディスク装置、8…半導体メモリカセット、11…筐体、12…基板、13…マザーボード、14…爪部材、15…支持部材、16…コネクタ、17…アクセスランプ、18…半導体メモリ、19…ハードディスク拡張用コネクタ、20…HDインタフェース回路、21…アドレス変換回路、22…データビット検出回路、23…データ圧縮回路、24…パラレルデータ変換回路、25…シリアルデータ変換回路、26…データ拡張回路、27…クロックビット追加回路である。

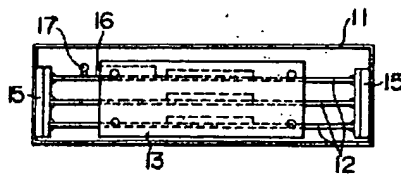
第1図



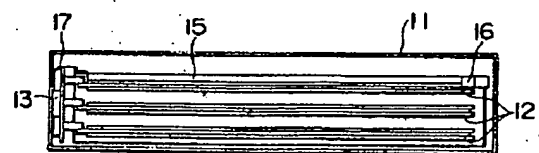
第2図



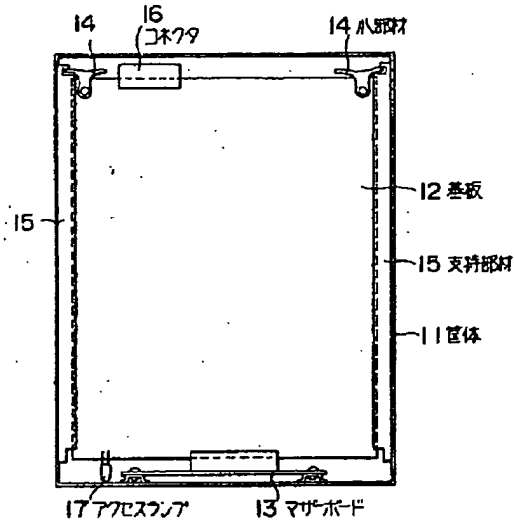
第4図



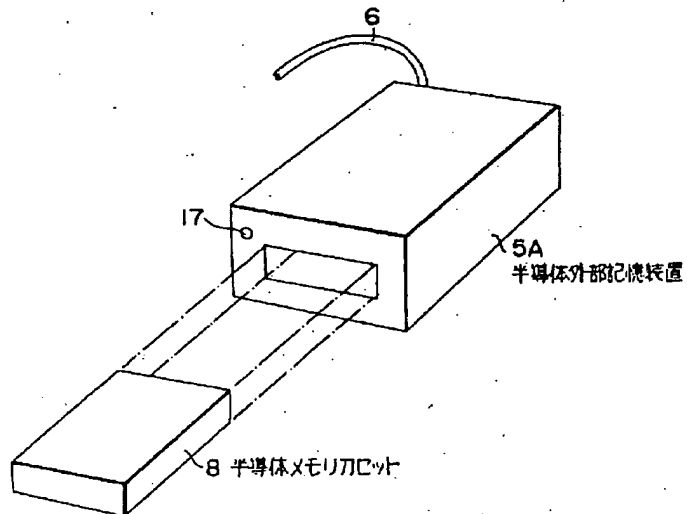
第5図



第 3 図



第 6 図



BEST AVAILABLE COPY